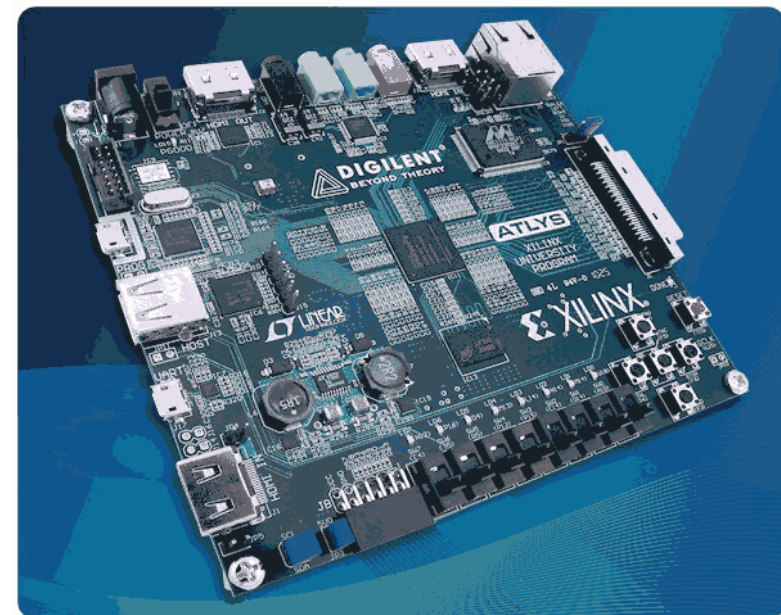
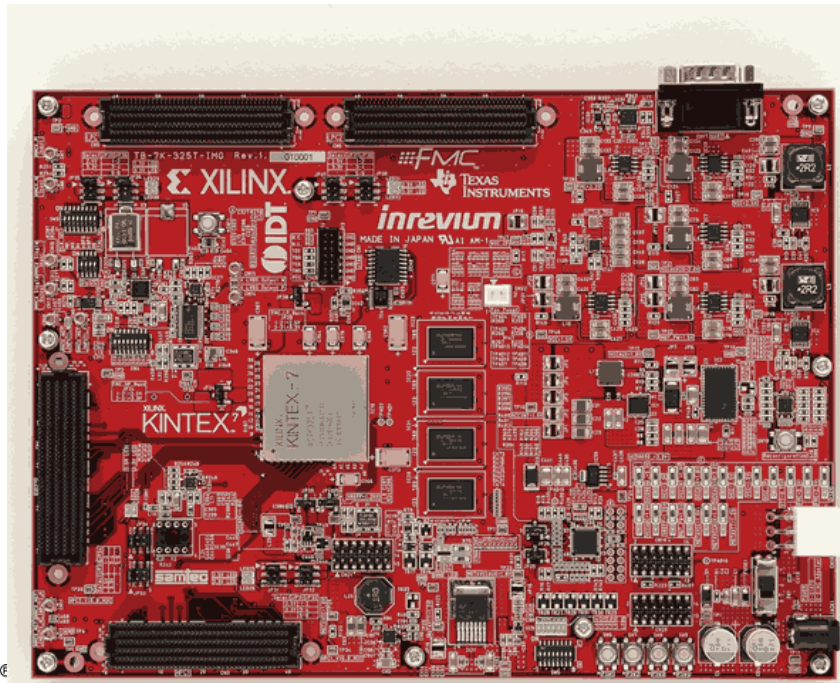


■ 展示概要

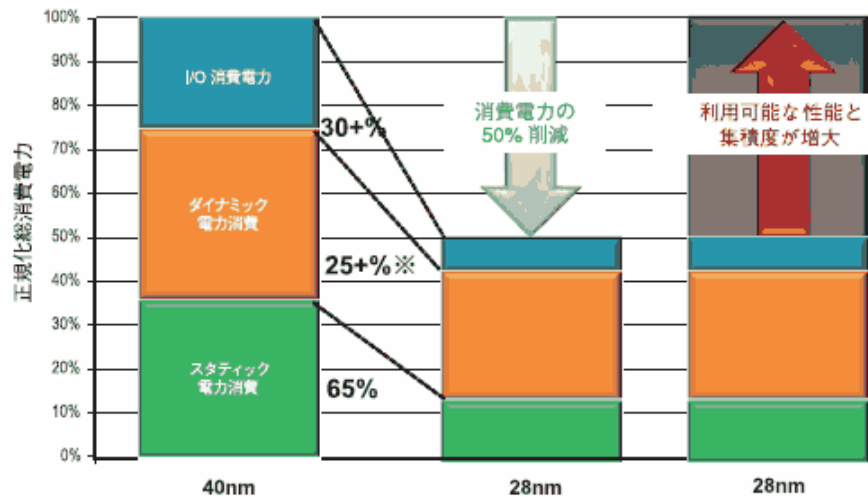
XILINX社最大規模FPGA (Virtex-7:XC7V2000T-68億個のトランジスタ)を搭載したLSIエミュレーションボードや、Kintex-7評価ボード、ARMコア内蔵のFPGA:Zynqシリーズ搭載の評価ボードをいち早くリリース致します。これらの情報をご紹介します。また、University Program (XUP)を活用することにより、教育のための初期導入に必要な開発ツール・評価ボードはDonation(寄贈)を行い授業への幅が広がっております。



■ 最新FPGAの特徴

-低消費電力の成果

スタティック消費電力が最大50%抑制
 前世代のFPGAに比べ、集積度が2倍拡大し、総消費電力が最大50%削減



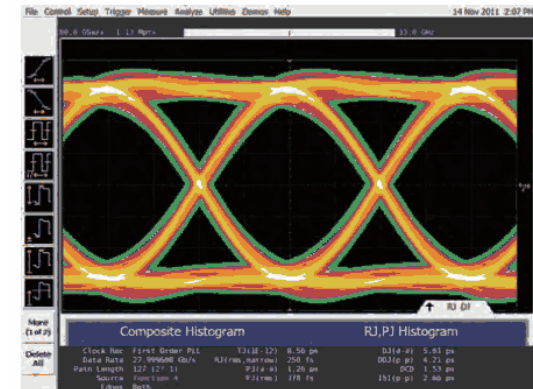
※消費電力削減の25%以上がハード化ブロックの最適化による

■ 最新FPGAの特徴

-28Gbpsシリアルトランシーバテクノロジー

Virtex-7 HT FPGAは業界最高の帯域幅を提供するプラットフォーム

100G~400Gのラインカードを実現、次世代通信システムに対応。



28Gbps GTZ トランシーバのアイパターン

最大性能	Virtex-7 T デバイス	Virtex-7 XT デバイス	Virtex-7 HT デバイス
ロジック集積度 (ロジックセル)	1,955K	1,139K	876K
トランシーバの 最大速度	12.5Gbps (GTX)	13.1Gbps (GTH)	28.05Gbps (GTZ)
トランシーバ数	36	96	88
シリアル帯域幅の 最大速度 (双方向)	0.900Tbps	2.515Tbps	2.784Tbps
DSPスループット (対称フィルタ)	2,756GMACS	5,335GMACS	3,276GMACS
ブロックRAM	46.5Mb	67.6Mb	50.7Mb
PCI Express I/F	Gen2x8	Gen3x8	Gen3x8
I/O 数	1,200	1,100	650